

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 10-283272

(43)Date of publication of application : 23.10.1998

(51)Int.Cl.

G06F 12/16

G06F 3/06

G06F 13/14

G06F 13/36

(21)Application number : 09-098389

(71)Applicant : HITACHI LTD

(22)Date of filing : 01.04.1997

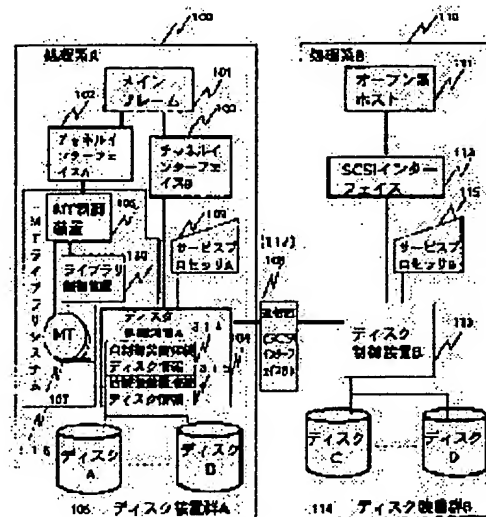
(72)Inventor : FUKUZAWA YASUKO  
YAMAMOTO AKIRA  
NAKANO TOSHIO

## (54) COMPOSITE COMPUTER SYSTEM AND COMPOSITE I/O SYSTEM

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To back up data of an I/O sub-system for opening in a backup system of main frame management which is not directly connected to this I/O sub-system.

**SOLUTION:** A B-system I/O sub-system (113 and 114) for opening and an A-system I/O sub-system (104 and 105) for main frame are connected by a communication means, and the A-system I/O sub-system is provided with tables 314 and 315 to assign a storage device address in its own sub-system to a storage device of the I/O sub-system for opening so that data in the B-system I/O sub-system can be accessed from the main frame for the purpose of backing up data of a disk connected to the B-system I/O sub-system in an MT library system 116, and a request in a variable length recording form accepted from the main frame is converted to a fixed length recording form of the B system, and a designated disk is accessed based on tables, and obtained data is sent to the main frame and is backed up in the backup system.



## LEGAL STATUS

[Date of request for examination] 26.07.2001

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number] 3671595

[Date of registration] 28.04.2005

[Number of appeal against examiner's decision  
of rejection]

[Date of requesting appeal against examiner's  
decision of rejection]

[Date of extinction of right]

Copyright (C); 1998,2003 Japan Patent Office

## \* NOTICES \*

JP0 and NCIP1 are not responsible for any damages caused by the use of this translation.

1. This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\* shows the word which can not be translated.
3. In the drawings, any words are not translated.

## CLAIMS

## [Claim(s)]

[Claim 1] The 1st I/O subsystem which direct continuation is carried out to the 1st host computer and said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage. It is a complex computer system containing the transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be carried out read/write. The device address in the external storage address included in said read/write demand It is not assigned to the external storage contained in said 1st I/O subsystem. When assigned to the external storage contained in said 2nd I/O subsystem, A means to determine to send said read/write demand according to said variable-length record formal interface to said 2nd I/O subsystem. Said read/write demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the read/write demand according to said fixed-length interface. The complex computer system characterized by having the means sent to said 2nd I/O subsystem.

[Claim 2] The 1st I/O subsystem which direct continuation is carried out to the 1st host computer and said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The backup system connected to said 1st host computer. The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage. It is a complex computer system containing the transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st host computer The lead demand according to said variable-length record formal interface is published to said 1st I/O subsystem, including the address of the external storage which should lead data. It has a means to back up the data received from said 1st I/O subsystem to said backup system. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem. Said table is referred to when the lead demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be led. The device address in the external storage address included in said lead demand It is not assigned to the external storage contained in said 1st I/O subsystem. A means to determine to send said lead demand according to said variable-length record formal interface to said 2nd I/O subsystem when assigned to the external storage contained in said 2nd I/O subsystem. Said lead demand

according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the lead demand according to said fixed-length interface. The complex computer system characterized by having a means to send the data received from delivery and said 2nd I/O subsystem to said 2nd I/O subsystem to said 1st host computer. [Claim 3] The 1st I/O subsystem which direct continuation is carried out to the 1st host computer and said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The backup system connected to said 1st host computer. The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage. It is a complex computer system containing the transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st host computer The light demand according to said variable-length record formal interface is published to said 1st I/O subsystem, including the address of the external storage which should carry out the light of the data. It has a means to send the data read from said backup system to said 1st I/O subsystem. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the light demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be carried out a light. The device address in the external storage address included in said light demand It is not assigned to the external storage contained in said 1st I/O subsystem. A means to determine to send said light demand according to said variable-length record formal interface to said 2nd I/O subsystem when assigned to the external storage contained in said 2nd I/O subsystem. Said light demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the light demand according to said fixed-length interface. The complex computer system characterized by having a means to send said data received from delivery and said 1st host computer to said 2nd I/O subsystem to said 2nd I/O subsystem.

[Claim 4] It connects with the 1st I/O subsystem, the 1st I/O subsystem containing one or more external storage -- this -- It is the compound I/O system connected to the host computer including the 2nd I/O subsystem containing one or more external storage. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand which specified the external storage address which should be carried out read/write is received from said host computer. The device address in said specified external storage address is not assigned to the external storage contained in said 1st I/O subsystem. The compound I/O system characterized by having a means to send said read/write demand to said 2nd I/O subsystem when assigned to the external storage contained in said 2nd I/O subsystem.

[Claim 5] The 1st I/O subsystem which has a variable-length record formal interface and contains one or more external storage. The 2nd I/O subsystem which contains one or more external storage with a fixed-length record formal interface. The transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem is included. It is the compound I/O system connected to the host computer. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand according to said variable-length record formal interface is received from said host computer, including the external storage address which should be carried out read/write. The device address in the external storage address included in said read/write demand It is not assigned to the external storage contained

in said 1st I/O subsystem. When assigned to the external storage contained in said 2nd I/O subsystem, A means to determine to send said read/write demand according to said variable-length record formal interface to said 2nd I/O subsystem. Said read/write demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the read/write demand according to said fixed-length interface. The compound I/O system characterized by having the means sent to said 2nd I/O subsystem.

.....  
[Translation done.]

## \* NOTICES \*

JP0 and WOPI are not responsible for any damages caused by the use of this translation.

- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

## DETAILED DESCRIPTION

[Detailed Description of the Invention]

[0001]

[Field of the Invention] Since access interfaces differ, this invention relates to the system which connected two or more I/O subsystems with which access interfaces differ to the system and host computer whose backup of the data of a store is enabled between the host computer which cannot carry out direct continuation, and an I/O subsystem.

[0002]

[Description of the Prior Art] arrangement of the optimal data, and the data administration facility to the large-scale memory hierarchy (storage hierarchy) who combined in the mainframe the external storage with which processing speed differs from memory capacity and an integrated storage management function aiming at efficient administration support -- substantial -- for example, DFSMS (Data Facility Storage Management Subsystem) of IBM -- corresponding -- "IBMSYSTEMS JOURNAL, Vol.28, No.1, and 1989 --" -- the detail is indicated. The disk data of the I/O subsystem of a main frame can be backed up through this function manager to the magnetic tape with which bit cost can store cheap or mass data, or a medium called a magnetic tape library. On the other hand, in open systems, such as a personal computer and a workstation, a medium called the magnetic tape and the magnetic tape library which can store mass data like a main frame is not equipped.

[0003] Generally, with open systems, such as a personal computer and a workstation, access to a disk is performed according to the fixed-length-record format, and access to a disk is performed according to the variable-length record format called count key data format with the main frame. For this reason, the disk subsystem for main frames and the disk subsystem for open systems are constituted separately in many cases. On the other hand, at US No. 005155845, the technique which transmits and receives data is exhibited by I/O intersubsystem.

[0004]

[Problem(s) to be Solved by the Invention] Since host computers differ, in the disk subsystem for open systems, and the disk subsystem for main frames, employment of backup etc. and management are carried out according to the individual. However, as already stated, since there is no medium called the magnetic tape and the magnetic tape library which can store mass data in an open system, it is effective in it to take backup to the I/O subsystem of a main frame. However, since interfaces differ, the disk system for the usual open systems cannot carry out direct continuation with a mainframe. On the other hand, by US No. 005155845, it is not indicated to be a host computer how read/write processing to the storage system by which direct continuation is not carried out is realized.

[0005] Since access interfaces differ, the purpose of this invention is to offer the host computer which cannot carry out direct continuation, and the system which backs up the data of a store between I/O subsystems. It is offering the system which backs up the data of the I/O subsystem of an open system from the main frame with which direct continuation especially of the I/O subsystem concerned is not carried out. Moreover, other purposes of this invention are to the storage of the I/O subsystem for open systems by which direct continuation is not carried out to a main frame to enable access from a main frame. Moreover, the purpose of

further others of this invention is to offer the system which made connectable two or more I/O subsystems with which interfaces differ in a main frame.

[0006]

[Means for Solving the Problem] In order to attain the above-mentioned purpose, this invention The 1st host computer, The 1st I/O subsystem which direct continuation is carried out to said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage. It is a complex computer system containing the transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be carried out read/write. The device address in the external storage included in said read/write demand It is not assigned to the external storage contained in said 1st I/O subsystem. When assigned to the external storage contained in said 2nd I/O subsystem, A means to determine to send said read/write demand according to said variable-length record formal interface to said 2nd I/O subsystem, Said read/write demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the read/write demand according to said fixed-length interface. He is trying to have the means sent to said 2nd I/O subsystem.

[0007] Moreover, the 1st I/O subsystem which direct continuation is carried out to the 1st host computer and said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The backup system connected to said 1st host computer, The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage, It is a complex computer system containing the transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st host computer The lead demand according to said variable-length record formal interface is published to said 1st I/O subsystem, including the address of the external storage which should lead data. It has a means to back up the data received from said 1st I/O subsystem to said backup system. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the lead demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be led. The device address in the external storage included in said lead demand It is not assigned to the external storage contained in said 1st I/O subsystem. A means to determine to send said lead demand according to said variable-length record formal interface to said 2nd I/O subsystem when assigned to the external storage contained in said 2nd I/O subsystem. Said lead demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the lead demand according to said fixed-length interface. He is trying to have a means to send the data received from delivery and said 2nd I/O subsystem to said 2nd I/O subsystem to said 1st host computer.

[0008] Moreover, the 1st I/O subsystem which direct continuation is carried out to the 1st host computer and said 1st host computer with a variable-length record formal interface, and contains one or more external storage. The backup system connected to said 1st host computer, The 2nd I/O subsystem which direct continuation is carried out to the 2nd host computer and said 2nd host computer with a fixed-length record formal interface, and contains one or more external storage, It is a complex computer system containing the transmitter style which

connects said 1st I/O subsystem and said 2nd I/O subsystem. Said 1st host computer. The light demand according to said variable-length record formal interface is published to said 1st I/O subsystem, including the address of the external storage which should carry out the light of the data. It has a means to send the data read from said backup system to said 1st I/O subsystem. Said 1st I/O subsystem. The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the light demand according to said variable-length record formal interface is received from said 1st host computer, including the external storage address which should be carried out a light. The device address in the external storage address included in said light demand It is not assigned to the external storage contained in said 1st I/O subsystem. A means to determine to send said light demand according to said variable-length record formal interface to said 2nd I/O subsystem when assigned to the external storage contained in said 2nd I/O subsystem. Said light demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the light demand according to said fixed-length interface. He is trying to have a means to send said data received from delivery and said 1st host computer to said 2nd I/O subsystem to said 2nd I/O subsystem.

[0009] Moreover, the 1st I/O subsystem containing one or more external storage. Connect with the 1st I/O subsystem and the 2nd I/O subsystem containing one or more external storage is included, this --- It is the compound I/O system connected to the host computer. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand which specified the external storage address which should be carried out read/write is received from said host computer. The device address in said specified external storage address is not assigned to the external storage contained in said 1st I/O subsystem. When assigned to the external storage contained in said 2nd I/O subsystem, he is trying to have a means to send said read/write demand to said 2nd I/O subsystem.

[0010] Moreover, the 1st I/O subsystem which has a variable-length record formal interface and contains one or more external storage. The 2nd I/O subsystem which contains one or more external storage with a fixed-length record formal interface. The transmitter style which connects said 1st I/O subsystem and said 2nd I/O subsystem is included. It is the compound I/O system connected to the host computer. Said 1st I/O subsystem The information which shows any of the external storage of the 1st or 2nd I/O subsystem the device address and this device address of external storage are assigned. The table which stores the device address in the 2nd I/O subsystem of this external storage when assigned to the external storage of the 2nd I/O subsystem. Said table is referred to when the read/write demand according to said variable-length record formal interface is received from said host computer, including the external storage address which should be carried out read/write. The device address in the external storage address included in said read/write demand It is not assigned to the external storage contained in said 1st I/O subsystem. When assigned to the external storage contained in said 2nd I/O subsystem, A means to determine to send said read/write demand according to said variable-length record formal interface to said 2nd I/O subsystem. Said read/write demand according to said variable-length record formal interface which determined to send to said 2nd I/O subsystem is changed into the read/write demand according to said fixed-length interface. He is trying to have the means sent to said 2nd I/O subsystem.

[0011]

[Embodiment of the Invention] Hereafter, a drawing explains one example of this invention.

[0012] Drawing 1 is drawing showing an example of the computing system set as the object of this invention. A processor A100 consists of a main frame 101, the channel interface A102, the channel interface B103, the magnetic tape (MT) control device 106, the magnetic tape-library control device 130, the magnetic tape library 107, a disk controller A104, a disk unit group A105,

and a service processor 109. A main frame 101 accesses a disk controller A104 through the channel interface B103 according to the variable-length record format called count key data format. Here, count key data format is a record format which constitutes the record used as the unit of read/write from the three fields called a count area, the key section, and data division. At a count area, the data which an application program uses are stored in the key information for accessing this record, and data division at a record identification entry child and the key section. In addition, the magnetic tape (MT) control device 106, the magnetic tape-library control device 130, and the magnetic tape library 107 are hereafter referred to as an MT library system 116 collectively. As a memory hierarchy connected through a channel interface, there is not only a magnetic tape but an optical disk etc. Below, the case where MT library system 116 is connected is shown in an example.

[0013] The continuance equipment connection disk information 314 and the other control-devices connection disk information 315 are included in a disk controller A104. The continuance equipment connection disk information 314 and the other control-devices connection disk information 315 are the information established in order to enable access of the disk unit of an I/O subsystem by which direct continuation is not carried out from a main frame. About this detail, it mentions later.

[0014] A processor B110 consists of the opening system host 111, SCSI interface (Small Computer System Interface) 112, a disk controller B113, a disk unit group B114, and a service processor B115. The record used as the unit of read/write accesses the opening system host 111 through SCSI interface 112 which is a fixed length at a disk controller B113. The disk controller A104 and the disk controller B113 are connected by the channel 108. The SCSI cable b117 is sufficient as a channel 108. Hereafter, a CKD format, and a call and a fixed length block format are called a FBA (Fixed Block Architecture) format for count key data format. Hereafter, a CKD record and the record of a FBA format are called a FBA record for the record of a CKD format.

[0015] Drawing 2 is drawing showing other examples of the computer system set as the object of this invention, and the I/O subsystem for two or more open systems is connected to one I/O subsystem for main frames. At a processor X120, the interface of the opening system host X121 and a disk controller X123 is Fibre. It connects with the Channel interface 122. Fibre The Channel interface 122 is an optical cable and can expand the connection distance between control units with a host. However, it is Fibre which used SCSI as the base between a host and a control device. A Channel interface is adopted in many cases. Moreover, between a disk controller X123 and disk controllers B113 is Fibre. You may connect with an interface like the Channel interface X126.

[0016] The data backup in the configuration of drawing 2 serves as an escape of the data backup in the configuration of drawing 1 R> 1. Fundamental actuation of each equipment accesses the magnetic tape library 107 a mainframe 101 and whose opening system hosts 111 and 121 are external storage through each interface or the disk unit group A105, the disk unit group B114, and the disk unit group X124. The operating system of arbitration with which the process of a main frame 101 supports a channel interface. Under the control of VOS3 (Virtual-storage Operating System3) etc. of Hitachi, for example, moreover, an opening system host's process The operating system of the arbitration which supports a SCSI interface. For example, the path of DETACHE stored outside through each interface under control of operating systems, such as UNIX (UNIX is a trademark in the U.S. of an X/Open company and other countries), is established.

[0017] Drawing 3 is drawing showing the configuration of a disk controller A104. A disk controller A104 consists of the bus 308 which connects between MPU302 which performs the control-system process 307 of this disk controller, a memory apparatus 301, the host data transfer unit 303, disk cache equipment 304, the I/O intersubsystem data transfer unit 305, the disk transfer equipments 306, and these equipments. The control-system process 307 operates in multitasking or a multiprocessor environment. The various micro programs 312 and various data 313\*\*s are contained in a memory apparatus 301. Especially, in the case of the disk controller A104, as explanation of drawing 1 R> 1 also described, the continuance equipment connection

disk information 314 and the other control-devices connection disk information 315 are stored. Since a disk controller B113 and a disk controller X123 are also the same configurations, it omits. However, in the case of a disk controller B113 and a disk controller X123, it is not necessary to include the contingency equipment connection disk information 314 and the other control-devices connection disk information 315.

[0018] The contingency equipment connection disk information 314 shows connection relation, such as a control device stored in the memory apparatus 301 of a disk controller A104. The contingency equipment connection disk information 314 is information which exists in disk unit correspondence. The contingency equipment connection disk information 314 is shown in drawing 4. The device address 400 is an identifier for identifying disk \*\* which the host computer of main frame 101 grade makes a read/write object, and the host computer of main frame 101 grade is the information included also in the read/write demand to publish. It is the information the disk unit corresponding to this control-device connection disk information 314 in the contingency equipment initial entry 401 indicates it to be whether it has actually connected with the control device. The other control-devices connection pointer 402 means whether this control-device connection disk information 314 is assigned to the disk unit connected to other control devices. When assigned, a pointer corresponds and also points to the control-device connection disk information 315. A pointer is a null value when not assigned. Therefore, when the other control unit connection pointer 402 is effective, the contingency equipment initial entry 401 is in the condition of not being assigned (when the device address 400 is assigned to the disk unit connected to other control units). Moreover, when the other control unit connection pointer 402 is invalid, the condition that the contingency equipment initial entry 401 is not assigned may be shown (when the device address 400 is not assigned to the disk unit connected to other control units). That is, there may be the condition of the device address 400 not being assigned to the disk unit linked to contingency equipment, either, and not being assigned to the disk unit connected to other control devices. An attribute 403 is shown in drawing 5 which is the information on equipment proper, such as an interface of the corresponding disk unit, a function, a data format type, and the block length, and also the control-device connection disk information 315 is the information corresponding to the disk unit which has not carried out direct continuation to a disk controller A104. The other control-devices connection disk information 314, 315 will be pointed at from either of the contingency equipment connection disk information 314. The address of the control device to which the disk unit corresponding to the control-device connection disk information 315 besides a book in the connection control-device address 500 is connected is stored. The disk controller B113 will be stored in this example. A disk address 501 shows the address currently assigned in the control unit actually connected to the corresponding disk unit. The contingency equipment connection disk information 314 and the other control-devices connection disk information 315 are set up from a service processor 109.

[0019] In this example, by using for the information on drawing 4, the contingency equipment connection disk information 314 shown in drawing 5, and the other control-devices connection disk information 315, as shown in drawing 6, it is recognized as the disk unit group B114 (Disk C, Disk D) connected through the disk controller B113 being connected to a disk controller A104 from the main frame 101. This is because the disk controller A104 is assigning the address of the disk unit which is vacant in the disk controller A104 to the disk unit of the I/O subsystem of an opening system.

[0020] Hereafter, the contents of processing of a backup process are explained using drawing 1 R> 1, drawing 7, and drawing 8. Specifically in drawing 1, the data of the disk unit group B114 of the opening system of Processor B are backed up to MT library system 116 through the disk controller A104 of Processor A, and a main frame 101. On the contrary, the data which backed up to MT library system 116 are restored in the disk unit group B114 of the opening system of Processor B through the main frame 101 of Processor A, and a disk controller A104. The above-mentioned backup and restoration first explain the case which backs up the data of the disk unit group B114 of the opening system of Processor B to MT library system 116 through the disk controller A104 of Processor A, and a mainframe 101 where it performs with directions by the mainframe 101. In addition, as already stated, it is recognized as the disk unit group B114 (Disk

C, Disk D) being connected to a main frame 101 at the disk unit A104. Therefore, a lead demand is published, and actuation of a main frame 101 is not only especially explained to a disk controller A104, in order to only back up the received data to MT library system 116.

[0021] When backing up to MT library system 116, a main frame 101 publishes a lead demand to a disk controller A104. A disk controller A104 performs processing in response to the lead demand from a mainframe 101 according to the flow Fig. of drawing 7. First, the corresponding contingency equipment connection disk information 314 is found out at step 700 from the address of a disk unit specified within the lead demand. At step 701, the specified disk unit confirms whether to connect with the disk controller A104. If it connects with the disk controller A104, the data which correspond from the disk unit will be read at step 702. If it does not connect with the disk controller A104, at step 703, the specified disk unit confirms whether to connect with other disk controllers (disk controller B113). That is, it is checked a null value for the other control-devices connection pointer 402. It is a null value as a result of the check, and when not connecting, an error report is performed at step 704.

[0022] The actuation especially related to this invention is 705 or less step [ which the specified disk unit performs when connecting with other disk controllers (disk controller B113) ] actuation. First, do not become a null value as a result of a check, but when connecting in step 705, it is based on the value of the other control unit connection pointer 402. Correspond to the specified disk unit, and also the control-device connection disk information 315 A header, it found out and also the specified disk unit gains the address of the disk controller (disk controller B113) actually connected, and the address of the disk unit in the inside of the disk unit group B connected to the disk controller based on the control-device connection disk information 315. Next, at step 706, the address of the data to lead received by the lead demand is changed into the format of a disk unit of having connected with the disk controller B113.

[0023] In the read/write demand from a main frame 101, the address of the data to write is usually specified by the cylinder number, the head number, and the record number according to a CKD format. Hereafter, the record address expressed with a cylinder number, a head number, and a record number is called CCHRR. On the other hand, in the disk unit connected to the disk controller B113, it has the access interface specified by LBA (Logical Block Address) according to a FBA format. Therefore, at step 706, the access address of the data for a lead is changed into a FBA format from a CKD format. Transformation is for example, LBA=(CC \* number of heads +HH) \*. Truck length + it can express like the record-number \* record length.

[0024] A demand is published [ reading data from the field calculated at step 706 of the corresponding disk unit to a disk controller B113, and ] at step 707. Step 708 waits for the demanded data to come from a disk controller B113. At step 709, delivery and processing are completed for the data received from the disk controller B113 to a mainframe 101. In order that the data demanded from the disk controller A104 may be read from the corresponding disk unit and disk controller 113B may only send them to a disk controller A104, especially a processing flow is not indicated.

[0025] Next, the case where the data which backed up to MT library system 116 are restored in the disk unit group B114 of the opening system of Processor B through the disk controller A104 of Processor A and a main frame 101 is explained. In addition, as already stated, it is recognized as the disk controller group B113 (Disk C, Disk D) being connected to a main frame 101 at the disk unit A104. Therefore, actuation of a main frame 101 is not especially explained, in order to only publish a light demand so that the data read from MT library system 116 to the disk controller A104 may be written in.

[0026] A disk controller A104 performs processing in response to the light demand from a mainframe 101 according to the flow Fig. of drawing 8. In the processing flow of drawing 8, since the processing in steps 800-801 and steps 803-806 is the same as the processing in steps 700-701 in drawing 7, and steps 703-706, explanation is omitted. Moreover, since the demand from a mainframe 101 is a light demand, step 802 usually serves as light processing.

[0027] Below, only a different part from drawing 7 is explained. At step 807, the demand which writes data in the field calculated at step 807 of the corresponding disk unit is published to a disk controller B113. Next, at step 808, it writes in from a main frame 1101 and data are sent to

a receipt and a disk controller B113. Next, if waiting and a completion report are received for the completion report of a light demand from a disk controller B113 at step 809, delivery and processing will be completed for a completion report to a mainframe 101. In order that the data demanded from the disk controller A104 may be read from the corresponding disk unit and control-device 113B may only send them to a disk controller A104, especially a processing flow is not indicated.

[0028] As mentioned above, although the system which backs up the data of the disk unit group B114 of the opening system of Processor B by Processor A was explained, it is good also considering the I/O subsystem which connects disk controller B and the disk unit group B to Processor A, and you may make it constitute the compound I/O system which connected two I/O subsystems with which interfaces differ in a main frame, and is connected to it in this case as other examples as three or more.

[0029]

[Effect of the Invention] By this invention, backup of data is enabled in the I/O intersubsystem from which an access interface differs. Consequently, the data of the I/O subsystem of an opening system can be backed up to the I/O subsystem of a main frame. Moreover, since the backup device of a main frame contains large capacity, high performance, and MT library system of high reliance, they are high performance and a backup device of the main frame of high reliance, and can back up the data of the I/O subsystem of an open system. Moreover, it becomes possible to connect an I/O subsystem which is different in a main frame.

[Translation done.]



\* NOTICES \*

JP0 and NCIP1 are not responsible for any damages caused by the use of this translation.

- 1.This document has been translated by computer. So the translation may not reflect the original precisely.
- 2.\*\*\* shows the word which can not be translated.
- 3.In the drawings, any words are not translated.

DESCRIPTION OF DRAWINGS

[Brief Description of the Drawings]

- [Drawing 1] It is drawing showing an example of the outline of the system of an example.
- [Drawing 2] It is drawing showing other examples of the outline of the system of an example.
- [Drawing 3] It is drawing showing the configuration of a disk controller.
- [Drawing 4] It is drawing showing the configuration of continence equipment connection disk information.
- [Drawing 5] It is drawing showing the configuration of other control-devices connection disk information.
- [Drawing 6] It is drawing showing the connection relation of the disk unit seen from the main frame.
- [Drawing 7] It is drawing showing an example of the processing flow of disk controller A at the time of backing up the data of the I/O subsystem of an opening system to MT library system of a main frame.
- [Drawing 8] It is drawing showing an example of the processing flow of disk controller A at the time of restoring data in the I/O subsystem of an opening system from MT library system of a main frame.

[Description of Notations]

- 101 Mainframe
- 102, 103, 122 Channel interface
- 111 121 Opening system host
- 112 SCSI Interface
- 104, 113, 123 Disk controller
- 105, 114, 124 Disk unit group
- 106 Tape Control
- 107 Magnetic Tape Library
- 108 Channel
- 109, 115, 125 Service processor
- 116 MT Library System
- 130 Library Control Unit
- 301 Memory Apparatus
- 302 MPU
- 303 Host Data Transfer Unit
- 304 Disk Cache Equipment
- 305 I/O Intersubsystem Data Transfer Unit
- 306 Disk Transfer Equipment
- 307 Control-System Process
- 312 Micro Program
- 313 Data
- 314 Continence Equipment Connection Disk Information
- 315 Other Control-Devices Connection Disk Information

[Translation done.]



前記第1のホストコンピュータから、ライトすべき外部配記装置アドレスを含み、かつ、前記可変長配記形式インタフェースにわたった、ライト要求を受け取った時、前記テーブルを参照し、前記ライト要求に含まれた外部配記装置アドレス中の装置アドレスが、前記第1の1/10サブシステムに含まれる外部配記装置に割り当てられてなく、前記第2の1/10サブシステムに割り当てられている外部配記装置に割り当てられている場合、前記可変長配記形式インターフェイスにわたった前記ライト要求を、前記第2の1/10サブシステムに送ることを決定する手段。

前記第2の1/Oサブシステムに送ることを決定した前記可変長変換形式インターフェイスにしたがった前記要求を、前記固定長インターフェイスにしたがったライト要求に変換し、前記第2の1/Oサブシステムに送り、前記第1のホストコンピュータから受け取った前記データを、前記第2の1/Oサブシステムに送る手段を有することを特徴とする薄型計算機システム。

【講求事項】 1つ以上の外部配線装置を含む第1の1/Oサブシステムと、該第1の1/Oサブシステムに接続され、1つ以上の外部配線装置を含む第2の1/Oサブシステムとを含み、ホストコンピュータに接続された複合1/Oシステムであって、

前記第1の1/Oサブシステムは、外部記憶装置の装置アドレスと、該装置アドレスが第1または第2の1/Oサブシステムの外部記憶装置のいずれに割り当てられているかを示す情報と、第2の1/Oサブシステムの外部記憶装置に割り当てられている場合に、該外部記憶装置の第2の1/Oサブシステムにおける装置アドレスとを格納するテーブルと、

前記外部コンピュータからリード/ライトすべき外部記憶装置アドレスを指定したリード/ライト要求を受け取った時、前記テーブルを照して、指定された前記外部記憶装置アドレス中の装置アドレスが、前記第1の1/Oサブシステムに含まれる外部記憶装置に割り当てられてなく、前記第2の1/Oサブシステムに含まれる外部記憶装置に割り当てられている場合、前記リード/ライト要求を前記第2の1/Oサブシステムに送る手段を有することを特徴とする装置1/Oシステム。

【請求項5】 可変長記号形式インターフェイスを持ち、1つ以上の外部記憶装置を含む第1の1/0サブシステムと、固定長記号形式インターフェイスを持ち1つ以上の外部記憶装置を含む第2の1/0サブシステムと、前記第1の1/0サブシステムと前記第2の1/0サブシステムとを接続する通信機構とを含み、ホストコンピュータに接続された場合1/0システムであって、

前記第1の1/Oサブシステムは、外部記憶装置の装置アドレスと、該装置アドレスが第1または第2の1/Oサブシステムの外部記憶装置のいずれに割り当てられているかを示す情報と、第2の1/O

式に従ってディスクへのアクセスを行っている。このため、メインフレーム用のディスクサブシステムとオペレーティングシステム用のディスクサブシステムは別々に構成されることが多い。一方、US00515845号では、1/Oサブシステム間で、データを送受信する技術が公開されている。

【0004】

【判明が解決しようとする課題】ホストコンピュータが異なるため、オープンシステム用のディスプレイサブシステムとメインフレーム用のディスプレイサブシステムでは、個別にバックアップ等の運用、管理をしている。しかし、すでに述べたように、オープンシステムには、大容量のデータを格納できる磁気テープ磁気テープドライブラリといった媒体がないため、メインフレームの1/10の容量のシステムにバックアップをとることは有効である。しかし、通常のオープンシステム用のディスプレイシステムは、インテンジェイスが異なるため、メインフレームとは直接接続できない。一方、US0515584号で

【0005】本発明の目的は、アクセスインターフェイスが異なるために直接接続できないホストコンピュータと1/0サブシステムの間で、記憶装置のデータをバックアップするシステムにある。特に、オール1/0サブシステムの1/0サブシステムのデータを、当該1/0サブシステムと直接接続されていないメインフレームからバックアップするシステムを提供することである。また、本発明の他の目的は、メインフレームには直接接続されていないオープンシステム用の1/0サブシステムの記憶装置に対し、メインフレームからのアクセスを可能にすることにある。また、本発明のさらに他の目的は、メインフレームにインタフェースの異なる2以上の1/0サブシステムを接続可能にしたシステムを提供することにある。

【0006】  
 【課題を解決するための手段】上記目的を達成するた  
 め、本発明は、第1のホストコンピュータと、前記第1  
 のホストコンピュータと可変長データ形式インターフェイ  
 スで直接接続され、1つ以上の外部記憶装置を含む第1  
 のI/Oサブシステムと、第2のホストコンピュータ  
 と、前記第2のホストコンピュータと固定長データ形式イ  
 ンターフェイスで直接接続され、1つ以上の外部記憶装  
 置を含む第2のI/Oサブシステムと、前記第1のI/O  
 サブシステムと前記第2のI/Oサブシステムを接続  
 する通信経路を含む計算システムとであり、前記第1  
 のI/Oサブシステムは、外部記憶装置の装置アドレスが  
 2、装置アドレスが第1または第2のI/Oサブシステ  
 ムの外部記憶装置のいずれかに割り当てられているか  
 を示す情報と、第2のI/Oサブシステムの外記憶装置

型に割り当てられている場合に該外部記憶装置の第2の1/0サブシステムにおける装置アドレスとを格納するテーブルと、前記第1のホストコンピュータから、リード/ライトすべし外部記憶装置アドレスを含み、かつ、前記可変型記憶形式インターフェイスにしたがったリード/ライト要求を受け取った時、前記テーブルを参照して、前記リード/ライト要求に含まれる外部記憶装置アドレスが、前記第1の1/0サブシステムに含まれる外部記憶装置に割り当てられてなく、前記第2の1/0サブシステムに含まれる外部記憶装置に割り当てられている場合、前記可変型記憶形式インターフェイスにしたがった前記リード/ライト要求を、前記第2の1/0サブシステムに送ることを決定する手段、前記第2の1/0サブシステムに送ることを決定した前記可変型記憶形式インターフェイスにしたがった前記リード/ライト要求を、前記固定型インターフェイスにしたがったリード/ライト要求に変換して、前記第2の1/0サブシステムに送る手段を有するようにしている。

【0007】また、第1のホストコンピュータと、前記第1のホストコンピュータと可変長記数形式インターフェイスで直接接続され、1つ以上の外部記憶装置を含む第1の1/0サブシステムと、前記第1のホストコンピュータに接続されたバックアップシステムと、第2のホストコンピュータと、前記第2のホストコンピュータと固定長記数形式インターフェイスで直接接続され、1つ以上の外部記憶装置を含む第2の1/0サブシステムと、前記第1の1/0サブシステムと前記第2の1/0サブシステムとを接続する通信機構を含む複合計算機システムであり、前記第1のホストコンピュータは、前記第1の1/0サブシステムに対して、データを一読すべき外部記憶装置のアドレスを含み、かつ前記可変長記数形式インターフェイスにしたがったリード要求を発行して、前記第1の1/0サブシステムから受け取ったデータを、前記バックアップシステムにバックアップする手

段を有し、前記第1の1/0サブシステムは、外部記憶装置、記憶装置アドレスと、該装置アドレスが第1または第2の1/0サブシステムの外記記憶装置のいずれに割り当てられているかを示す情報と、第2の1/0サブシステムの外部記憶装置に割り当てられている場合には該アドレスとを格納するテーブルと、前記第1のホストコンピュータから、リードすべき外部記憶装置アドレスを要求し、かつ、前記可変記憶形式インポートフェーズにしたがって、リード要求を受け取った時、前記テーブルを参照して、前記リードアドレスに含まれる外部記憶装置アドレス中の装置アドレスが、前記第1の1/0サブシステムに含まれる外部記憶装置に割り当てられてなく、前記第2の1/0サブシステムに含まれる外部記憶装置に割り当てられている場合は、前記可変記憶形式インポートフェーズを、

スにしたがった前記リード要求を、前記第2の1/0サブシステムに送ることを決定する手段と、前記第2の1/0サブシステムに送ることを決定した前記可変記録フォーマットを、前記固定長インターフェイスにしたがった前記リード要求に変換して、前記第2の1/0サブシステムに送り、前記第2の1/0サブシステムが受け取ったデータを、前記第1のホストコンピュータに送る手段を有するように

【0008】また、第1のホストコンピュータと、前記第1のホストコンピュータと前記変量記録装置を含む第1の1/Oサブシステムと、前記第1のホストコンピュータに接続されたバックアップシステムと、第2のホストコンピュータと、前記第2のホストコンピュータと固定記憶型インターフェイスで直接接続され、1つ以上の外部記憶装置を含む第2の1/Oサブシステムと、前記第1の1/Oサブシステムと前記第2の1/Oサブシステムを接続する通信経路を含む管理計算システムであり、前記第1のホストコンピュータは、前記第1の1/Oサブシステムに対して、データをライストすべく外部記憶装置のアドレスを含む、かつ前記可変量記録装置のアドレスに基いたライスト要求を実行して、前記バックアップシステムから読み出したデータを、前記第1の1/Oサブシステムに送る手段を有し、前記第1の1/Oサブシステムは、外部記憶装置の装置アドレスと、該装置アドレスが、第2の1/Oサブシステムに割り当てられている場合に該外部記憶装置の第2の装置に割り当てられている場合に該外部記憶装置の第2の装置における装置アドレスとを格納するテーブルと、前記第1のホストコンピュータから、ライストすべく外部記憶装置アドレスを含む、かつ、前記可変量記録装置インターフェイスに基いたライスト要求を受け取られた時、前記テーブルを参照して、前記ライスト要求に含まれる外部記憶装置アドレス中の装置アドレスを、前記第1の1/Oサブシステムに含められる外部記憶装置に割り当てられている場合に、前記第1の1/Oサブシステムに割り当てられてなく、前記第2の1/Oサブシステムに含められる外部記憶装置インターフェイスに基いたライスト要求を受け取られた時、前記第2の1/Oサブシステムに送ることを決定する手段と、前記第2の1/Oサブシステムに送ることを決定した前記ライスト要求を、前記固定型インターフェイスに基いた前記ライスト要求に変換して、前記第2の1/Oサブシステムに送り、前記第1のホストコンピュータから受け取った前記データを、前記第2の1/Oサブシステムに送る手段を有するようにしている。

【0009】また、1つ以上の外部記憶装置を含む第1のI/Oサブシステムと、該第1のI/Oサブシステム

【0012】図1は、本発明の好適となる計算機システムの一例を示す図である。処理装置100は、メインフレーム101、チャネルインターフェースA102、チャネルインターフェースB103、磁気テープ制御装置106、磁気テープドライブ制御装置107、ディスク制御装置A104、ディスク装置群105、サーバプロセッサ109から構成される。メインフレーム101は、カウントキーマーデータ形式と呼ばれる可変長レコード形式に従ってチャネルインターフェースB103を介して、ディスク制御装置A104にアクセスする。ここで、カウントキーマーデータ形式とは、リード/ライトの単位となるレコードをカウント部、キーマー、データ部と呼ぶ3つのフィールドから構成されるレコード形式である。カウント部には、レコードの識別子、キーマーには、このレコードをアクセスするためのキーマー情報、データ部には、アプリケーションプログラムが使用するデータが格納される。なお、以下、磁気テープ(MT)制御装置106、磁気テープドライブ制御装置107、磁気テープ制御装置106、磁気テープドライブ制御装置107を併せてMT制御システム116として参照する。チャネルインターフェースを介して接続される配線路としては、磁気テープだけでなく、光ディスク等がある。以下では、MTドライブシステム116が、特許される例に示す。

【0013】ディスク制御装置104には、制御装置105に接続されたディスク情報314、制御装置105に接続されたディスク情報315が含まれる。制御装置105は、ディスク情報314、ディスク情報315を、メインフレーム4から直接授受されないI/Oサブシステムのディスク装置のアクセスを可能にするために授けられた情報である。この詳細については、後述する。

【0014】処理系B110は、オープン系ホスト111、SCSIインターフェイス(Small Computer System Interface)112、ディスク制御装置B113、ディスク装置群B114、サービスプロセッサB115から構成される。オープン系ホスト111は、リードバイトの単位となるレコードが固定長であるSCSIインターフェイス112を介して、ディスク制御装置B113にアクセスする。ディスク制御装置A104とディスク制御装置B113は、通信路108で接続されている。通信路108は、例えば、SCSIケーブル117でもよい。以下、カウントキータ形式をCKD形式と呼び、固定長ブロック形式をFBA(Fixed Block Architecture)形式と呼ぶ。以下、CKD形式のレコードをCKDレコード、FBA形式のレコードをFBAレコードと呼ぶ。

【0015】図2は、本発明の対応となる計算機システムの他の一例を示す図であり、1つのメインフレーム用の10サブシステムに2つ以上のオープンシステム用の10サブシステムが接続されている。処理系X12

0では、オープン系ホストX121とディスタンス制御装置X123のインターフェイスがFibre Channel インターフェイス122で接続されている。Fibre Channel インターフェイス122は、光ケーブルであり、ホストと制御装置間の接続距離を拡大できる。ただし、ホストと制御装置の間は、SCSI をベースとしたFibre Channel インターフェイスが採用されることが多い。また、ディスタンス制御装置X123とディスタンス制御装置B113の間も、Fibre Channel インターフェイスX126のようなインターフェイスで接続されている。

【0016】図2の構成でのデータバックアップは、図1の構成でのデータバックアップの拡張となる。各装置の基本的な動作は、メインフレーム101、オープン系ホスト111、121は、各々のインテラフ・ウェアを介して、外部記憶装置である磁気テープライブラリ107、あるいはディスク装置群A105、ディスク装置群B114、ディスク装置群X124をアクセスする。メインフレーム101のプロセスは、チャネルインタフ・ウェアをサポートする任意のオペレーティング・システム、例えば日立製作所のVOS3 (Virtual Storage Operating System)、例えば日立製作所のVOS3 (Virtual Storage Operating System)等の制御下で、また、オープン系ホストのプロセスは、SCSIインターフェイスをサポートする任意のオペレーティング・システム、例えばUNIX (UNIXはX/Open社の米国、およびその他の国における登録商標である)等のオペレーティング・システムの制御下で、各々のインテラフ・ウェアを介して外部に接続されているデータへの経路を確立する。

【0017】図3は、ディスク制御装置A104の構成を示す図である。ディスク制御装置A104は、本ディスク制御装置の制御系プロセス307を実行するMPU302、メモリ装置301、ホストデータ転送装置303、ディスク・キャッシュ装置304、I/Oサテジス・データ転送装置305、ディスク転送装置306、これらの装置間を接続するバス308から成る。制御系プロセス307はマルチタスク、あるいはマルチプロセス環境で動作する。メモリ装置301には、各種マイクログラム312、各種データ313、が含まれる。特に、ディスク制御装置A104の場合には、図3の説明でも述べたように、制御装置接続ディスク情報314、他制御装置接続ディスク情報315が格納されている。ディスク制御装置B113、ディスク制御装置X123も同様の構成であるため、省略する。ただし、ディスク制御装置B113、ディスク制御装置X123の場合には、制御装置接続ディスク情報314、他制御装置接続ディスク情報315を含む必要はない。

【0018】制御装置接続ディスク情報314は、ディスク制御装置A104のメモリ装置301に格納されている制御装置等の接続関係を示す。制御装置接続ディスク

イス克情報314は、ディスク装置A104の存在する情報である。制御装置接続ディスク情報314を図1に示す。装置アドレス400は、メインフレーム101等のホストコンピュータが、リード/ライト対象とするディスク値を識別するための識別子であり、メインフレーム101等のホストコンピュータが、実行するリード/ライト要求にも含まれる情報である。制御装置接続情報401は、この制御装置接続ディスク情報314に対応するディスク装置が実際に、制御装置に接続してあるかどうかを示す情報である。他制御装置接続ポインタ402は、この制御装置接続ディスク情報314が、他の制御装置に接続されたディスク装置に割り当てられているかを表す。割り当てられている場合、ポインタは、対応する他制御装置接続ディスク情報315を指し示す。割り当てられていない場合、ポインタはヌル値である。したがって、他制御装置接続ポインタ402が有効な場合（その装置アドレス400が、他の制御装置に接続されたディスク装置に割り当てられている場合）、制御装置接続情報401は、割り当てられている状態にある。また、他制御装置接続ポインタ402が無効な場合（その装置アドレス400が、他の制御装置に接続されていない場合）、制御装置接続情報401は、割り当てられていない状態を示すことがあってもよい。つまり、その装置アドレス400が、制御装置に接続されたディスク装置にも割り当てられていない、他の制御装置に接続されたディスク装置に割り当てられていない状態があるとしてもよい。属

性403は、該当するディスク装置のインターフェイス、機能、データフォーマットタイプ、ブロック長等、装置固有の情報である図5に示す他制御装置接続ディスク情報315は、ディスク制御装置A104に直接接続していないディスク装置に対する情報である。他制御装置接続ディスク情報315は、制御装置接続ディスク情報314のいずれかから、ポイントされていることになる。接続制御装置アドレス500は、本制御装置に接続されている制御装置のアドレスが格納される。本実施例では、ディスク制御装置B113が格納されていることになる。ディスクアドレス501は、対応するディスク装置に、実際に接続されている制御装置の中で割り当てられているアドレスを示す。制御装置接続ディスク情報314、他制御装置接続ディスク情報315は、例えば、サービスプロセス109から設定される。

【0019】本実施例では、図4、図5に示した制御装置接続ディスク情報314、他制御装置接続ディスク情報315の情報に利用することにより、図6に示すように、メインフレーム101からは、ディスク制御装置B113を介して接続されているディスク装置群B114（ディスクC、ディスクD）も、ディスク制御装置A104に接続されていると認識される。これは、ディ

スク情報314は、ディスク装置A104の存在する情報である。制御装置接続ディスク情報314を図1に示す。装置アドレス400は、メインフレーム101等のホストコンピュータが、実行するリード/ライト要求にも含まれる情報である。制御装置接続情報401は、この制御装置接続ディスク情報314に対応するディスク装置が実際に、制御装置に接続してあるかどうかを示す情報である。他制御装置接続ポインタ402は、この制御装置接続ディスク情報314が、他の制御装置に接続されたディスク装置に割り当てられているかを表す。割り当てられている場合、ポインタは、対応する他制御装置接続ディスク情報315を指し示す。割り当てられていない場合、ポインタはヌル値である。したがって、他制御装置接続ポインタ402が有効な場合（その装置アドレス400が、他の制御装置に接続されたディスク装置に割り当てられている場合）、制御装置接続情報401は、割り当てられている状態にある。また、他制御装置接続ポインタ402が無効な場合（その装置アドレス400が、他の制御装置に接続されていない場合）、制御装置接続情報401は、割り当てられていない状態を示すことがあってもよい。つまり、その装置アドレス400が、制御装置に接続されたディスク装置にも割り当てられていない、他の制御装置に接続されたディスク装置に割り当てられていない状態があるとしてもよい。属

性403は、該当するディスク装置のインターフェイス、機能、データフォーマットタイプ、ブロック長等、装置固有の情報である図5に示す他制御装置接続ディスク情報315は、ディスク制御装置A104に直接接続していないディスク装置に対する情報である。他制御装置接続ディスク情報315は、制御装置接続ディスク情報314のいずれかから、ポイントされていることになる。接続制御装置アドレス500は、本制御装置に接続されている制御装置のアドレスが格納される。本実施例では、ディスク制御装置B113が格納されていることになる。ディスクアドレス501は、対応するディスク装置に、実際に接続されている制御装置の中で割り当てられているアドレスを示す。制御装置接続ディスク情報314、他制御装置接続ディスク情報315は、例えば、サービスプロセス109から設定される。

【0019】本実施例では、図4、図5に示した制御装置接続ディスク情報314、他制御装置接続ディスク情報315の情報に利用することにより、図6に示すように、メインフレーム101からは、ディスク制御装置B113を介して接続されているディスク装置群B114（ディスクC、ディスクD）も、ディスク制御装置A104に接続されていると認識される。これは、ディ

スク情報314は、ディスク装置A104の存在する情報である。制御装置接続ディスク情報314を図1に示す。装置アドレス400は、メインフレーム101等のホストコンピュータが、実行するリード/ライト要求にも含まれる情報である。制御装置接続情報401は、この制御装置接続ディスク情報314に対応するディスク装置が実際に、制御装置に接続してあるかどうかを示す情報である。他制御装置接続ポインタ402は、この制御装置接続ディスク情報314が、他の制御装置に接続されたディスク装置に割り当てられているかを表す。割り当てられている場合、ポインタは、対応する他制御装置接続ディスク情報315を指し示す。割り当てられていない場合、ポインタはヌル値である。したがって、他制御装置接続ポインタ402が有効な場合（その装置アドレス400が、他の制御装置に接続されたディスク装置に割り当てられている場合）、制御装置接続情報401は、割り当てられている状態にある。また、他制御装置接続ポインタ402が無効な場合（その装置アドレス400が、他の制御装置に接続されていない場合）、制御装置接続情報401は、割り当てられていない状態を示すことがあってもよい。つまり、その装置アドレス400が、制御装置に接続されたディスク装置にも割り当てられていない、他の制御装置に接続されたディスク装置に割り当てられていない状態があるとしてもよい。属

ク制御装置A104が、ディスク制御装置A104の中

で空いているディスク装置のアドレスを、オープン系の1/Oサブシステムのディスク装置に割り当てているためである。

【0020】以下、バックアップ処理の内容を、図1、図7、図8を用いて説明する。具体的には、図1において、処理系Bのオープン系システムのディスク装置群B114のデータを、処理系Aのディスク制御装置A104、メインフレーム101を介して、MTライブラリシステム116にバックアップする。逆に、MTライブラリシステム116にバックアップしたデータを利用して、処理系Aのオープン系システムのディスク装置群B114にリストアする。上記バックアップおよびリストアは、メインフレーム101による指示により実行される。なお、既に述べたように、メインフレーム101には、ディスク装置群B114（ディスクC、ディスクD）も、ディスク装置A104に接続されていると認識されている。したがって、メインフレーム101の動作については、ディスク制御装置A104に、単にリード要求を実行し、受け取ったデータをMTライブラリシステム116にバックアップするだけであるため、特に説明を行わない。

【0021】MTライブラリシステム116にバックアップを行なう場合、メインフレーム101はリード要求をディスク制御装置A104に発行する。ディスク制御装置A104は、メインフレーム101からのリード要求を受けて、図7のフロー図に従い処理を実行する。まず、ステップ700で、リード要求内で指定されたディスク装置のアドレスから、対応する制御装置接続ディスク情報314を見出す。ステップ701では、指定されたディスク装置が、ディスク制御装置A104に接続されているかをチェックする。ディスク制御装置A104に接続されている場合は、ステップ702で、そのディスク装置から該当するデータを読み出すことになる。ディスク制御装置A104に接続されていない場合は、ステップ703では、指定されたディスク装置が、他のディスク制御装置（ディスク制御装置B113）に接続されているかをチェックする。すなわち、他制御装置接続ポインタ402がヌル値になっているかどうかをチェックする。チェックの結果、ヌル値になっている、接続されていない場合、ステップ704で、エラー報告を行なう。

【0022】本発明に特に関係する動作は、指定されたディスク装置が、他のディスク制御装置（ディスク制御装置B113）に接続されている場合に実行するステップ705以下の動作である。まず、チェックの結果、ヌ

スク情報314は、ディスク装置A104の存在する情報である。制御装置接続ディスク情報314を図1に示す。装置アドレス400は、メインフレーム101等のホストコンピュータが、実行するリード/ライト要求にも含まれる情報である。制御装置接続情報401は、この制御装置接続ディスク情報314に対応するディスク装置が実際に、制御装置に接続してあるかどうかを示す情報である。他制御装置接続ポインタ402は、この制御装置接続ディスク情報314が、他の制御装置に接続されたディスク装置に割り当てられているかを表す。割り当てられている場合、ポインタは、対応する他制御装置接続ディスク情報315を指し示す。割り当てられていない場合、ポインタはヌル値である。したがって、他制御装置接続ポインタ402が有効な場合（その装置アドレス400が、他の制御装置に接続されたディスク装置に割り当てられている場合）、制御装置接続情報401は、割り当てられている状態にある。また、他制御装置接続ポインタ402が無効な場合（その装置アドレス400が、他の制御装置に接続されていない場合）、制御装置接続情報401は、割り当てられていない状態を示すことがあってもよい。つまり、その装置アドレス400が、制御装置に接続されたディスク装置にも割り当てられていない、他の制御装置に接続されたディスク装置に割り当てられていない状態があるとしてもよい。属

ル値になっておらず、接続されている場合には、ステップ705において、他制御装置接続ポインタ402の値に基づき、指定されたディスク装置に対応する他制御装置接続ディスク情報315を見出し、見出した他制御装置接続ディスク情報315に基づき、指定されたディスク装置が実際に接続されているディスク制御装置（ディスク制御装置B113）のアドレス、そのディスク制御装置に接続されたディスク装置群B114の内のディスク装置のアドレスを導出する。次に、ステップ706では、リード要求を受け取った、リードするデータのアドレスを、ディスク制御装置B113に接続されたディスク装置の形式に変換する。

【0023】メインフレーム101からのリード/ライト要求においては、通常、読み書きするデータのアドレスは、通常CKD形式に従って、シリンダー番号、ヘッド番号、レコード番号で指定される。以下、シリンダー番号、ヘッド番号、レコード番号で表されるレコードアドレスを、CCHRRと呼ぶ。一方、ディスク制御装置B113に接続されたディスク装置では、FBA形式にしたがって、LBA (Logical Block Address) で指定されるアクセスインターフェイスを持つ。したがって、ステップ706では、リード対象のデータのアクセスアドレスをCKD形式からFBA形式に変換する。変換式は、例えば、 $LBA = (CC * \text{ヘッド数} + HH) * \text{トラック長} + \text{レコード番号} * \text{レコード長}$  のように表現できる。

【0024】ステップ707では、ディスク制御装置B113に対して、該当するディスク装置のステップ706で計算した領域からデータを読み出すよう要求を実行する。ステップ708は、ディスク制御装置B113から、要求したデータが来るのを待つ。ステップ709では、ディスク制御装置B113から受け取ったデータをメインフレーム101に送り、処理を完了する。ディスク制御装置B113は、ディスク制御装置A104から要求されたデータを該当するディスク装置から読み出し、ディスク制御装置A104に送るだけであるため、特に処理フローは記載しない。

【0025】次に、MTライブラリシステム116にバックアップしたデータを処理系Aのディスク制御装置A104、メインフレーム101を介して、処理系Bのオープン系システムのディスク装置群B114にリストアする場合について説明する。なお、既に述べたように、メインフレーム101には、ディスク装置群B114（ディスクC、ディスクD）も、ディスク装置A104に接続されていると認識されている。したがって、メインフレーム101の動作については、ディスク制御装置A104に、単にリード要求を実行し、受け取ったデータをMTライブラリシステム116にバックアップするだけであるため、特に説明を行わない。

【0026】次に、MTライブラリシステム116にバックアップしたデータを処理系Aのディスク制御装置A104、メインフレーム101を介して、処理系Bのオープン系システムのディスク装置群B114にリストアする場合について説明する。なお、既に述べたように、メインフレーム101には、ディスク装置群B114（ディスクC、ディスクD）も、ディスク装置A104に接続されていると認識されている。したがって、メインフレーム101の動作については、ディスク制御装置A104に、単にリード要求を実行し、受け取ったデータをMTライブラリシステム116にバックアップするだけであるため、特に説明を行わない。

【0026】ディスク制御装置A104は、メインフレーム101からのライト要求を受けて、図8のフロー図に従い処理を実行する。図8の処理フローにおいて、ステップ800〜801およびステップ803〜806における処理は、図7におけるステップ700〜701およびステップ703〜706における処理と同様であるので説明を省略する。また、ステップ802はメインフレーム101からの要求がライト要求であるため、通常ライト処理となる。

【0027】以下に、図7と異なる部分のみについて説明する。ステップ807では、ディスク制御装置B113に対して、該当するディスク装置のステップ807で計算した領域にデータを書き込む要求を発行する。次に、ステップ808で、メインフレーム101から書き込みデータを受け取り、ディスク制御装置B113に送る。次に、ステップ809で、ディスク制御装置B113から、要求したデータが来るのを待つ。完了報告を受け取ると、メインフレーム101に完了報告を送り、処理を完了する。制御装置B113は、ディスク制御装置A104から要求されたデータを該当するディスク装置から読み出し、ディスク制御装置A104に送るだけであるため、特に処理フローは記載しない。

【0028】以上、処理系Bのオープン系システムのディスク装置群B114のデータを処理系Aによりバックアップするシステムについて説明したが、他の実施例として、処理系Aにディスク制御装置Bおよびディスク装置Bのみを接続し、メインフレーム101にインターフェイスの異なる2つの1/Oサブシステムを接続した場合1/Oシステムを構成するようにしてもよく、この場合、接続する1/Oサブシステムを3以上としてもよい。

【0029】【発明の効果】 本発明により、アクセスインターフェイスが異なる1/Oサブシステム間において、データのバックアップを可能にできる。この結果、オープン系の1/Oサブシステムのデータをメインフレームの1/Oサブシステムにバックアップできる。また、メインフレームのバックアップ機構は、大容量、高性能、高信頼のMTライブラリシステムを含むので、オープン系システムの1/Oサブシステムのデータを、高性能、高信頼のメインフレームのバックアップ機構で、バックアップすることができ、また、メインフレームに異なる1/Oサブシステムを接続することが可能になる。

【図面の簡単な説明】  
【図1】 実施例のシステムの概要の一例を示す図である。  
【図2】 実施例のシステムの概要の他の一例を示す図である。  
【図3】 ディスク制御装置の構成を示す図である。  
【図4】 制御装置接続ディスク情報の構成を示す図である。

【図5】 ディスク制御装置の構成を示す図である。  
【図6】 制御装置接続ディスク情報の構成を示す図である。  
【図7】 ディスク制御装置の構成を示す図である。  
【図8】 ディスク制御装置の構成を示す図である。

【図5】他制御装置接続ディスク情報の構成を示す図である

【図6】メインフレームから見たディスク装置の接続関係を示す図である。

【図7】オープン系のI/OサブシステムにバックアップインフレームのMTライブラリシステムにバックアップする際のディスク制御装置Aの処理フローの一例を示す図である。

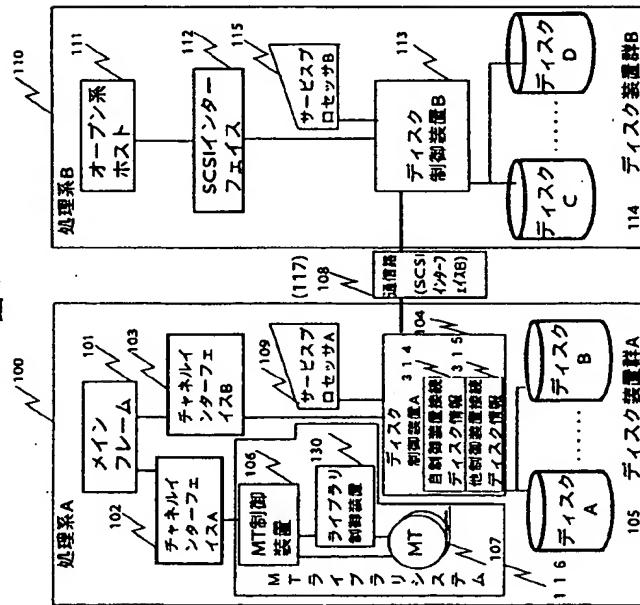
【図8】メインフレームのMTライブラリシステムから、オープン系のI/Oサブシステムに、データをリストアする際のディスク制御装置Aの処理フローの一例を示す図である。

【符号の説明】

- 101 メインフレーム
- 102、103、122 チャネルインタフェイス
- 111、121 オープン系ホスト
- 112 SCSIインタフェイス
- 104、113、123 ディスク制御装置
- 105、114、124 ディスク装置群
- 106 磁気テープ制御装置
- 107 磁気テープライブラリ
- 108 通信路
- 109、115、125 サービスプロセッサ
- 116 MTライブラリシステム
- 130 ライブラリ制御装置
- 301 メモリ装置
- 302 MPU
- 303 ホストデータ転送装置
- 304 ディスク・キャッシュ装置
- 305 I/Oサブシステム間データ転送装置
- 306 ディスク転送装置
- 307 制御系プロセッサ
- 312 マイクログラム
- 313 データ
- 314 制御装置接続ディスク情報
- 315 他制御装置接続ディスク情報

【図1】

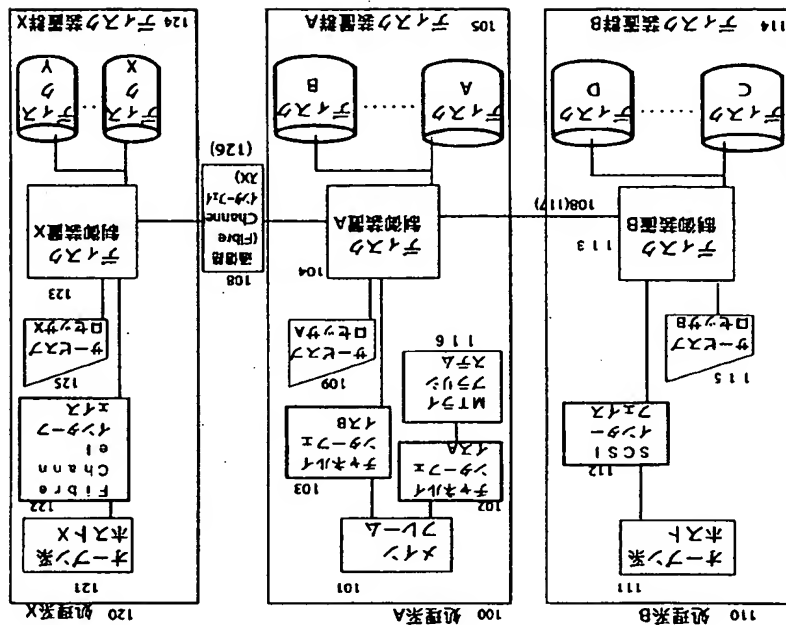
図1



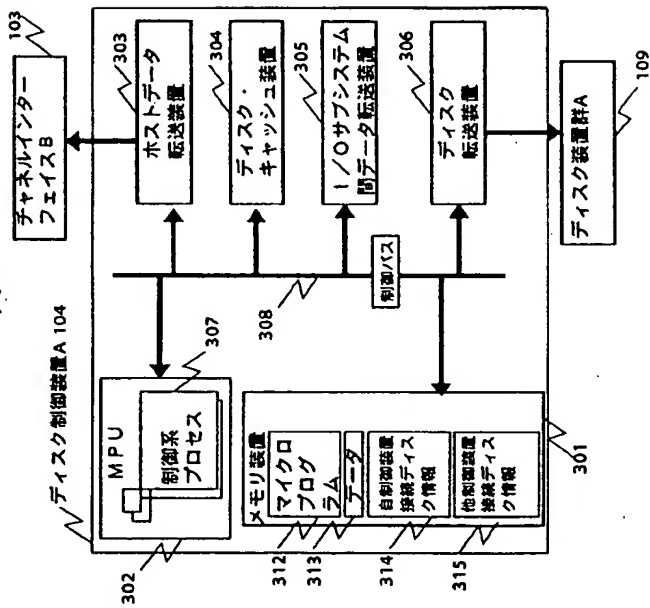
- 105、114、124 ディスク装置群
- 106 磁気テープ制御装置
- 107 磁気テープライブラリ
- 108 通信路
- 109、115、125 サービスプロセッサ
- 116 MTライブラリシステム
- 130 ライブラリ制御装置
- 301 メモリ装置
- 302 MPU
- 303 ホストデータ転送装置
- 304 ディスク・キャッシュ装置
- 305 I/Oサブシステム間データ転送装置
- 306 ディスク転送装置
- 307 制御系プロセッサ
- 312 マイクログラム
- 313 データ
- 314 制御装置接続ディスク情報
- 315 他制御装置接続ディスク情報

【図2】

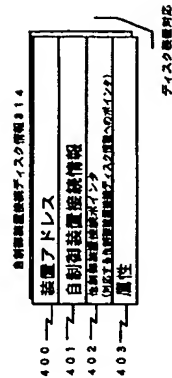
図2



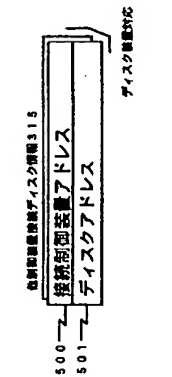
【3】



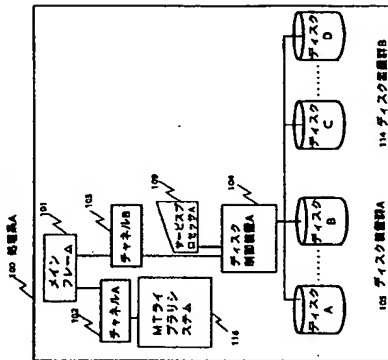
【例4】



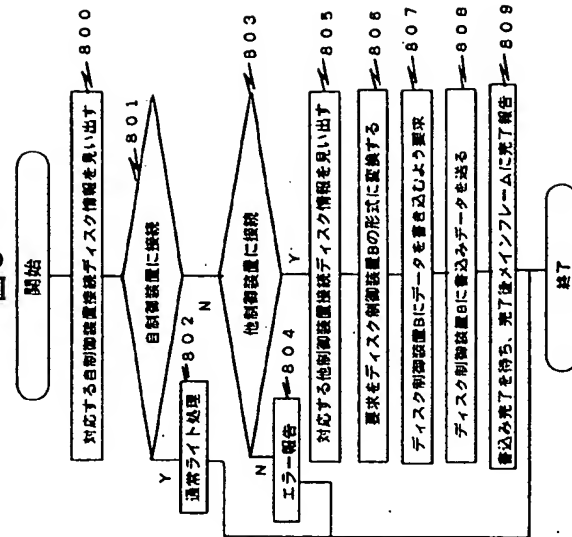
【5】



【6】



【8】



【図7】

図7

